

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-V85-A036A/J	Rev.	第1版
題名	データ・フラッシュ書き込み中におけるリセットに対する注意事項		情報分類	技術情報	
適用製品	μ PD70F3508 μ PD70F3509	対象ロット等	関連資料	V850E2/Px4 ユーザーズマニュアル ハードウェア編 Rev.1.03 V850E2/Px4 User's Manual :Hardware Rev.1.03	
		全ロット			

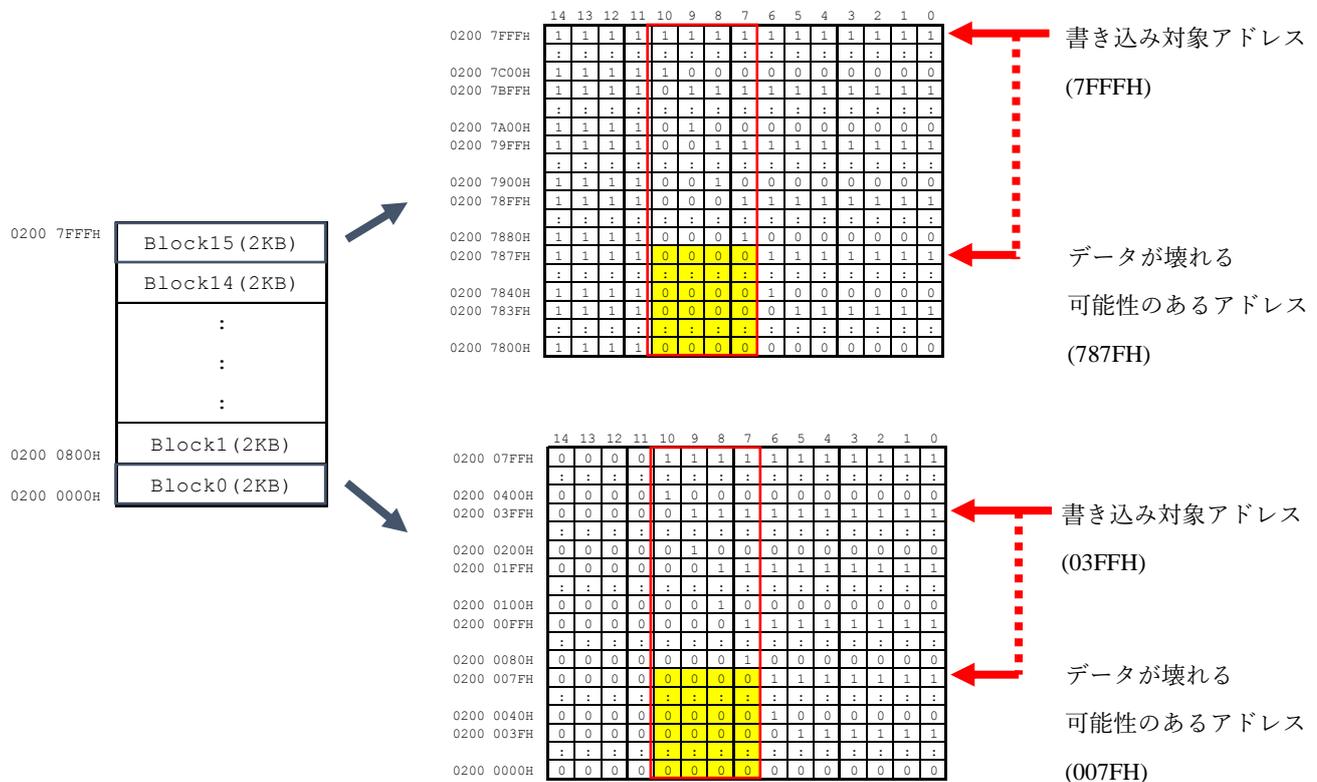
上記適用製品のデータ・フラッシュ書き込み中におけるリセットに対して、以下の注意事項をお知らせいたします。

【注意事項】

データ・フラッシュの書き込み中に_RESET 端子によるリセット（初期化動作）が入った場合、書き込み対象アドレスに対して上位 4bit が AD[10-7]=0000b となるアドレスのデータが壊れる可能性があります。

データが破壊される例)

- AD[14-0]=111_1111_1111_1111b を書き込み中の場合、111_1000_0111_1111b のデータが壊れる可能性が有ります。
- AD[14-0]=000_0011_1111_1111b を書き込み中の場合、000_0000_0111_1111b のデータが壊れる可能性が有ります。



データ・フラッシュの書き込み中に_RESET 端子によるリセット（初期化動作）が入った場合は、書き込み対象アドレス及び、書き込み対象アドレスに対して、AD[10-7]のみが 0000b のアドレスのデータは壊れている可能性がございますので、必要に応じて一旦消去して書き戻すなどの処置を実施くださいますようお願いいたします。

以上