

HI7000/4シリーズユーザーズマニュアル 訂正のお知らせ

HI7000/4シリーズユーザーズマニュアル(資料番号 : RJJ10B0063-0700 および RJJ10B0063-0600)の正誤情報をご連絡します。

HI7000/4は、SH-1, SH-2, SH2-DSP, SH-2E (FPUを除く), SH-2A, および SH2A-FPUコアのMCUをサポートしています。

1. 該当マニュアル

- (1) HI7000/4シリーズユーザーズマニュアル Rev.7.00 (RJJ10B0063-0700)
→ HI7000/4 V.2.02に添付
- (2) HI7000/4シリーズユーザーズマニュアル Rev.6.00 (RJJ10B0063-0600)
→ HI7000/4 V.2.01に添付

2. 内容

表5.9 セクション一覧に、以下のようにD_hidefセクションを追加します。
D_hidefセクションはC属性のセクションとして扱ってください。

セクション名	ファイル名	内容	非キャッシュابل領域への配置
D_hidef	kernel_def.c	カーネル側の定義情報	不要

なお、D_hidefセクションは、SH-2AまたはSH2A-FPUを使用する場合で、かつレジスタバンクを使用するようにコンフィギュレータの設定を行った場合のみ生成されます。

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.