EPBZ-IMB-22-0282-9

RZ/A3UL Easy Download Guide

This document regroups all links necessary for the user to develop an application

「Link」の「L」にマウスを置いて下さい

ステップ	エンジニア向け情報	Contents Type	Contents Name	RZ/A3UL Link	Note
	RZ/A Series (Wiki)	Link summary	Introduction,Boards,Software and Documentation	Link	-
	Contact Support	QA Ticket	Technical Q&A	Link	-

Step	Introduction	Contents Type	Contents Name	RZ/A3UL Link	Note
	RZ ファミリ カタログ	Document	RZ ファミリ カタログ	Link	-
	パンフレット	Document	RZ/A3UL パンフレット	Link	-
	Demo Video	Video	GuilianiSDK for RZA3UL Tutorial - How to run	Link	-
	Demo Video	Video	RZ/A Flexible Software Package - Getting Started for RZ/A3UL	Link	-
	Demo Video	Video	無償GUIツールを使ったRZ/A3UL表示デモ(1分でご紹介する動画)	Link	-
	Demo Video	Video	RZ/A FSP Azure RTOS Project - Getting Started	Link	-

ステップ	ボード、評価環境の立ち上げ	コンテンツ種類	コンテンツ名	RZ/A3UL リンク	Note
1	ユーザーズマニュアル	ドキュメント	User's Manual: Hardware	Link	–
		Document	Technical Update(Support Interface for SD channel 1)	Link	-
2	ボードの立ち上げ方法	ドキュメント	SMARC Module Board User's Manual	Link	–
		ドキュメント	SMARC Carrier Board User's Manual	Link	–
3	ボード情報・入手方法	ボード情報・購入	Evaluation Kit web page	Link	–
4	評価環境立ち上げ方法	web ページ	RZ/A スタートアップ	Link	SLA*2
		web ページ	RZ/A3ULソフトウェア開発キット	Link	SLA*2
		ドキュメント	RZ/A3UL Release Note for RZ/A Flexible Software Package	Link	–
		ドキュメント	RZ/A3UL Getting Started with RZ/A Flexible Software Package	Link	–
		ドキュメント	RZ/A3UL Release Note for RZ/A Initial Program Loader	Link	–
		ドキュメント	RZ/A3UL EVK Example Project Bundle	Link	–
5	各種ソフトウエア入手方法	ソフトウエア	RZ/A FSP(Flexible Software Package) Packas	Link	SLA*2
		ソフトウエア	RZ/A3UL EVK Example Project Bundle	Link	Disclaimer*3
6	各種ツール入手方法	ツール	統合開発環境 e² studio	Link	SLA*2
		ツール	GUI開発ツール(Guiliani EvalKits)	Link	–
7	各種ツール立ち上げ方法	ドキュメント	Release Note for e² studio	Link	–

ステップ	カスタムボード開発	コンテンツ種類	コンテンツ名	RZ/A3UL リンク	
	カスタムボード設計時のPCB設計チェックリスト	ドキュメント	Check List for PCB Design	Link	–
	高速シリアルインターフェイスのPCB設計ガイド	ドキュメント	PCB Design Guide for Serial Interface	Link	–
	DDRメモリのPCB設計ガイド, DDR Config Generation Tool	ドキュメント,Tool	PCB Design Guide for DDR memory, DDR Config Generation Tool	Link	Disclaimer*3
	コア電源のPCB検証ガイド	ドキュメント	PCB Verification Guide for Core	Link	–
	DDRメモリのPCB検証ガイド	ドキュメント,Model	PCB Verification Guide for DDR memory	Link	–
	RZ/G2UL Type-1, RZ/A3UL and RZ/Five Pin Compatibility Guide	ドキュメント	RZ/G2UL Type-1, RZ/A3UL and RZ/Five Pin Compatibility Guide	Link	
	ボードの参照用設計データ(SMARC/QSPI Edition)	Design Data	Reference Desing Data(Schamtics,Layout,BOM)	Link	Disclaimer*3
	ボードの参照用設計データ(SMARC/OCTAL Edition)	Design Data	Reference Desing Data(Schamtics,Layout,BOM)	Link	Disclaimer*3
	ボードの参照用設計データ(Carrier Board)	Design Data	Reference Desing Data(Schamtics,Layout,BOM)	Link	Disclaimer*3
	IBISモデル(LSI用)	Model	IBIS	Link	Disclaimer*3
	Boundary Scan Description Language file	File	BSDL	Link	Disclaimer*3
	電源供給ネットワークファイル	Model	PDN	Link	Disclaimer*3
	メカニカルハンドリングガイド	ドキュメント	Mechanical Handling Guideline	Link	–
	熱管理ガイド	ドキュメント	Thermal Management Guide	Link	–
	参照用消費電力情報	ドキュメント	Reference Power consumption	Link	–
	リフローソルダーリング条件	ドキュメント	Reflow Soldering conditions	Link	–
	ベーク条件	ドキュメント	Baking conditions	Link	–
	ライフタイム見積ガイド	ドキュメント	Lifetime estimation guide	Link	–
	Power Management IC	デバイス情報	EVK搭載PMIC	Link	–
	Clock Generator IC	デバイス情報	EVK搭載Clock Generator	Link	–
	半導体パッケージ実装マニュアル	ドキュメント	Semiconductor Package Mount Manual	Link	–
	Reliability report	ドキュメント	Reliability report	Link	–
	ウィニング・コンビネーション/ RTOS-Based RZ/A3UL HMI SMARC SoM	web ページ	RTOS-Based RZ/A3UL HMI SMARC SoM	Link	–
	ウィニング・コンビネーション/ IoT Communications Gateway Hub	web ページ	IoT Communications Gateway Hub	Link	–

*1: Letter of Acknowledgement
*2: Software Lisence Agreement
*3: Disclaimer Letter